(19) 日本国特許庁 (JP)

①特許出願公開

⑫ 公開特許公報 (A)

昭56—67933

50 Int. Cl. 3 H 01 L 21/78 21/306 識別記号

广内整理番号 7131-5F 7131-5F

33公開 昭和56年(1981)6月8日

発明の数 1 審查請求 未請求

(全 2 頁)

砂半導体ウエハーのスクライブ方法

21)特

願 昭54-143562

22出

願 昭54(1979)11月6日

(72)発 明 者 山道信行 東京都港区芝五丁目33番1号日 本電気株式会社内

勿出

願 人 日本電気株式会社

東京都港区芝5丁目33番1号

理 人 弁理士 内原晋 個代

細 眲

1. 発明の名称

半導体ウエハーのスクライブ方法

2. 特許請求の範囲

素子が形成され、かつスクライブ領域にアルミ ニウムのようなやわらかい金属膜が被覆された半 導体ウエハー表面に、保護被膜を形成し、その上 からダイサーでスクライブする工程と、前記工程 でスクライブ溝の周辺にできた前記金属膜のめく れ部を、前記保護被膜をマスクとして、エッチン グ除去する工程を含むことを特徴とする半導体ウ エハーのスクライプ方法o

3. 発明の詳細な説明

本発明は半導体ウェハーのスクライプ方法に関 するものである。

最近ウェハーの大型化に伴い、スクライブ装置 としてダイサーの使用が普及しているが、スクラ

イブ領域にアルミニウム等のやわらかい金属膜が 被覆されているウエハーをダイサーによってスク ライブすると、スクライブ溝の周辺にアルミニウ ム等の金属膜のめくれが発生する。前記めくれ部 はペレッタイズ後もそのまま存在し、該ペレット をリードフレームまたは容器にマウントした後、 該ペレットの電板部と外部リードとを金属細線を 用いて結線(以後ポンディングと言う)する際、 該金属細線が前記金属膜のめくれ部に接触し、短 絡を起こすことがある。

本祭明の目的は、スクライブ領域にアルミニウ ム等のやわらかい金属膜を有するウエハーのスク ライプ構周辺に発生するめくれを取り去ることの できるスクライブ方法を提供することにあるo

すなわち本発明は、スクライブする前にウエハ 一表面にフォトレジスト等の保護被膜を形成し、 その上からダイサーによりスクライブするο スク ライプ終了後、フォトレジスト等の保護被膜をつ けたままエッチングし、アルミニウム等の金属膜 のめくれを取り去るものである。

- 2 -

本発明によれば、ペレットに前記金属膜のめくれが存在しないので、従来問照となっていたポンディング時における金属細線との接触は皆無となる。

次に図面を参照して、本発明を一実施例に基づき詳細に説明する。

まず、既にトランジスタや抵抗などの素子(図示せず)が形成され、かつ、スクライブ領域にアルミニウム膜2(通常は厚さ1~2μm 程度)が被援されている(スクライブ領域以外にも所要のアルミニウム配線を有する)厚さ例えば350μmの半導体ウエハー1の表面に、フォトレジストをスピンナーにより回転途布し、フォトレジスト膜3を形成する(第1図)。なお、前記フォトレジスト膜3は0.6μm 程度の厚さがあれば十分である。また、フォトレジスト膜の他にアピエソンストのまた、フォトレジスト膜の他にアピエソンスのまた、フォトレジスト膜の他にアピエソンスト膜3は0.6μm 程度の厚さがあれば十分である。

次に、前記ウエハー1をダイサー装備にセット し、スクライブ領域をプレード4で切削し、プレ - 3 -

き、製造歩留りを大幅に向上させることができる。

4. 図面の簡単な説明

第1 図ないし第3 図は本発明の一実施例を説明 するための断面図である。

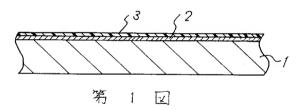
1 … 半導体ウエハー、2 … アルミニウム膜、 3 … フォトレジスト膜、4 … ブレード、5 … スク ライブ溝、6 … アルミニウム膜のめくれ邵。

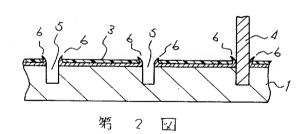
代理人 弁理士 內 原 晋

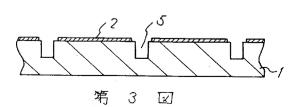
ーキングに必要な架さ例をは150~200μm のスクライブ溝5を形成する。このとき、スクライブ溝5の両側端部にアルミニウム膜のめくれ6 が発生する(第2図)。

次に、アルミニウムのエッチング液(例えばリン酸)によりエッチングすると、スクライブ溝周辺の前記アルミニウム膜のめくれらはエッチング除去される。このとき、アルミニウム配線部は前記フォトレジスト膜3によって保護されているので何ら損傷を受けることはない。その後、前記フォトレジスト膜3を取り去ると、スクライブ工程が完了する。なお、前配めくれ部の除去には、上記湿式エッチング法の他にブラズマエッチング法

上記スクライブ工程の後、前記ウェハーをスクライブ構からプレーキングして個々の半導体装置(ペレット)にするが、このペレットはもちろん前記アルミニウム膜のめくれは残存しない。したがって、その後のポンディング工程において金属細線と半導体基板との短絡事故を無くすことがで







PAT-NO: JP356067933A

DOCUMENT-IDENTIFIER: JP 56067933 A

TITLE: SCRIBE METHOD OF

SEMICONDUCTOR WAFER

PUBN-DATE: June 8, 1981

INVENTOR-INFORMATION:

NAME COUNTRY

YAMAMICHI, NOBUYUKI

ASSIGNEE-INFORMATION:

NAME COUNTRY

NEC CORP N/A

APPL-NO: JP54143562

APPL-DATE: November 6, 1979

INT-CL (IPC): H01L021/78 , H01L021/306

US-CL-CURRENT: 257/E21.599

ABSTRACT:

PURPOSE: To easily eliminate a turn up of an aluminum metallic film by a method wherein after the surface of a wafer is protected with a photoresist film, a scribe is performed with a dicer and then, etching is performed.

CONSTITUTION: A scribe area composed of an aluminum film 2 is formed on the surface of a

wafer 1. And the surface of the scribe area is protected with a photoresist film 3. Next thereto, a wafer 1 is cut by a blade 4 of a dicer to form a scribe groove 5. A turn up 6 of aluminum produced at this time, is removed by an etching liquid through an etching processing. In this way, since the aluminum wiring part is protected by the photoresist film 3, no damage is received and only the turn up 6 can be removed. And thereafter, a photoresist film is removed.

COPYRIGHT: (C)1981, JPO&Japio